



# กรณีศึกษาของ T-Kernel RTOS บนแพลตฟอร์ม T-Engine

---

ผศ.ดร.ศุภชัย วรพจน์พิศุทธิ์  
คณะวิศวกรรมศาสตร์  
มหาวิทยาลัยธรรมศาสตร์



# ภาพรวมในการนำเสนอ

---

- แนะนำแพลตฟอร์ม T-Engine
- การพัฒนาซอฟต์แวร์บน T-Engine
- ระบบปฏิบัติการ T-Kernel
- การศึกษาประสิทธิภาพของ T-Kernel
- สรุป



# แพลตฟอร์ม T-Engine

---

- เทคโนโลยีของระบบสมองกลฝังตัว ซึ่ง Prof. Ken Sakamura คิดค้นต่อเนื่องจากระบบปฏิบัติการ  $\mu$ ITRON
- มีข้อกำหนดชัดเจนทั้งในระดับของฮาร์ดแวร์ และในระดับของซอฟต์แวร์
- แบ่งออกเป็น 4 ระดับ ได้แก่ standard, micro, nano, pico

# แพลตฟอร์ม T-Engine



Standard T-Engine  
75x120 มม.



$\mu$ T-Engine  
60x85 มม.



nT-Engine  
28x33 มม.



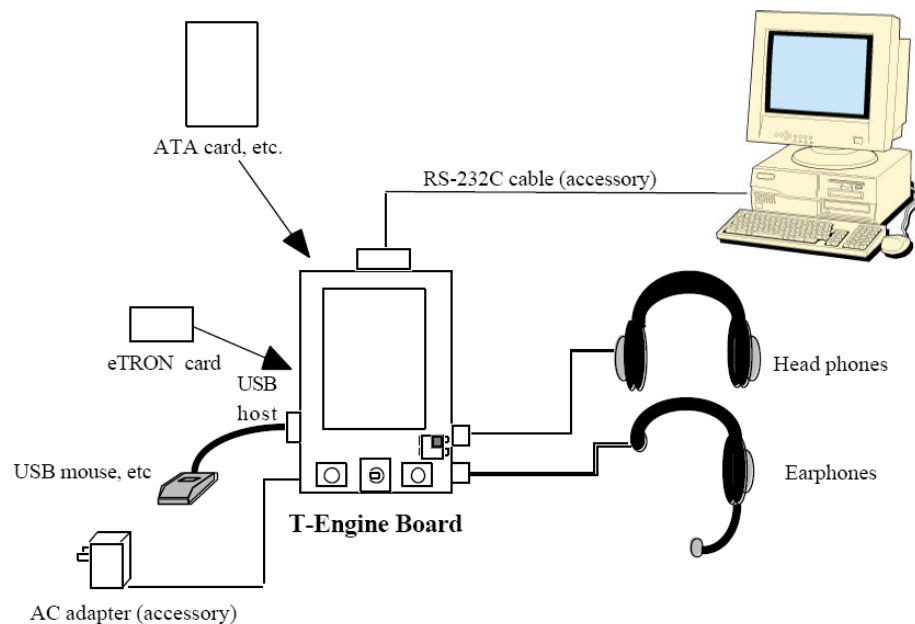
pT-Engine  
20x20 มม.

# ชุดพัฒนา SH7727



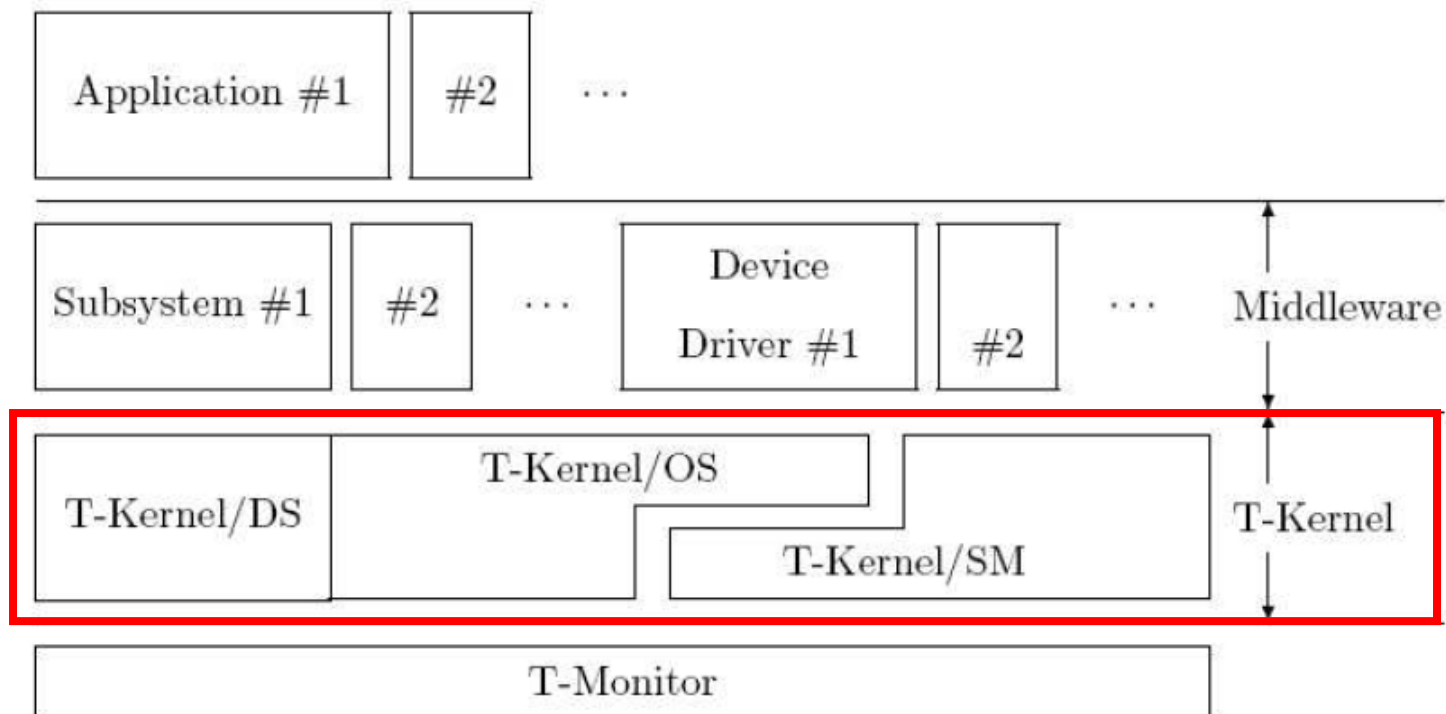
- หน่วยประมวลผลแบบ DSP รุ่น SH7727 ของ Renesas
- หน่วยความจำ
  - Flash 8MB
  - RAM 32 MB
- จอภาพ LCD 240x320 แบบสัมผัส
- ช่องเสียบอุปกรณ์แบบ USB และ PCMCIA

# การพัฒนาซอฟต์แวร์บน T-Engine



- ติดตั้งซอฟต์แวร์ gcc, terminal software
- เชื่อมต่อคอมพิวเตอร์กับ T-Engine ผ่าน RS232C
- สร้างดิสก์ (USB, PCMCIA) สำหรับใช้ระหว่างพัฒนา
- พัฒนาซอฟต์แวร์ / ถ่ายข้อมูลผ่าน RS232C และสั่งทำงานผ่าน CLI

# โครงสร้างซอฟต์แวร์บน T-Engine





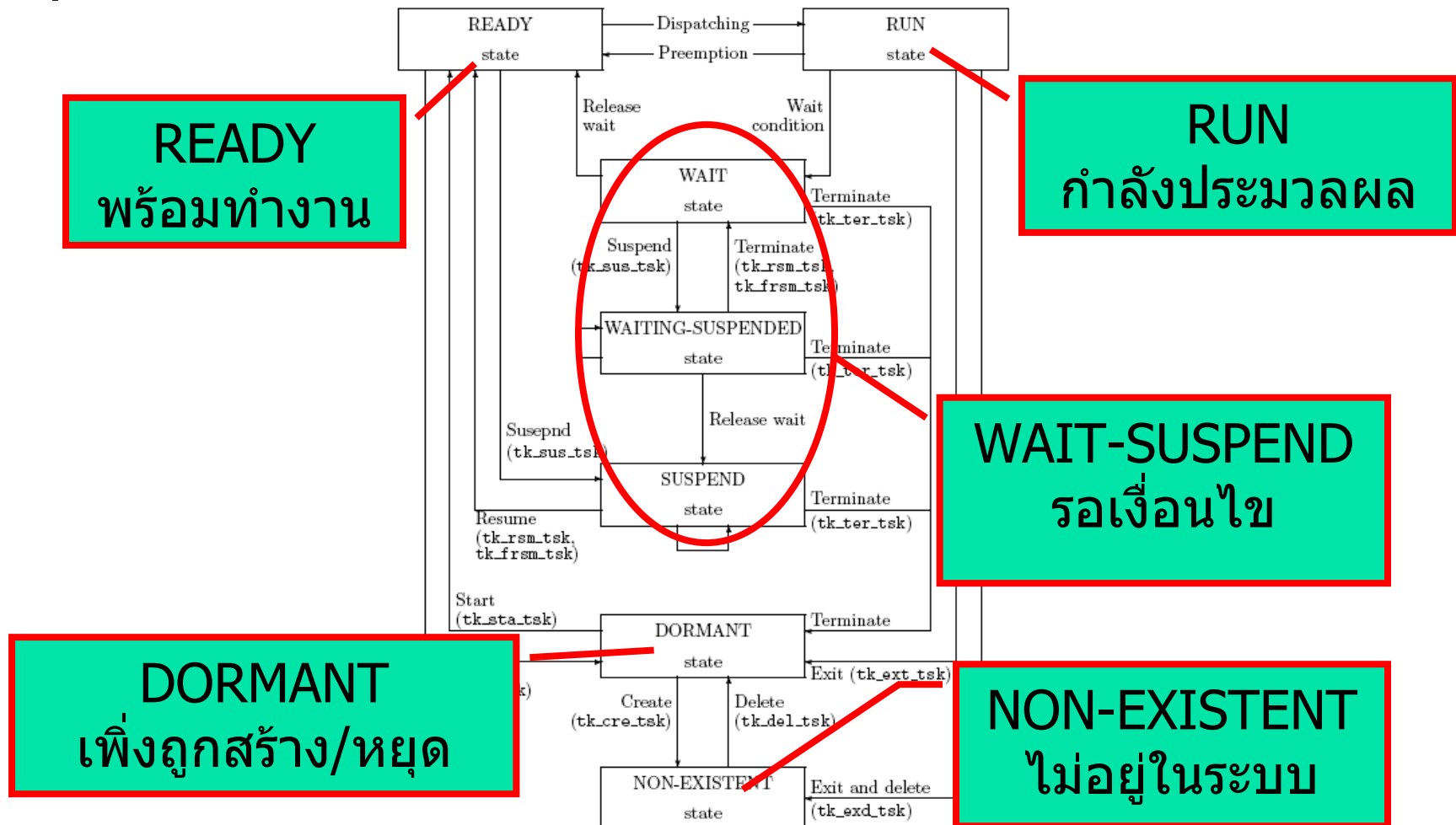
# ระบบปฏิบัติการ T-Kernel

---

- Pre-emptive priority-based scheduling RTOS
- ใช้หลักการของ FCFS (first-come first-serve) ในกรณีความสำคัญเท่ากัน
- ประกอบด้วย 3 ส่วนหลัก คือ T-Kernel/OS, T-Kernel/SM และ T-Kernel/DS
- มีส่วนขยายคือ T-Kernel Extension



# สถานะของ task ใน T-Kernel





# การทำงานแบบเวลาจริง

---

- การทำงานแบบขึ้นกับการตั้งเวลา
  - Delay  
tk\_dly\_tsk( )
  - Cyclic handler  
tk\_cre\_cyc( )
  - Alarm handler  
tk\_cre\_alm( )
- การทำงานแบบขึ้นกับ task อื่น
  - Sleep-Wakeup  
tk\_wup\_tsk( )
  - Semaphore  
tk\_wai\_sem( )
  - Mailbox / Message  
tk\_snd\_mbx( )  
tk\_snd\_mbf( )
  - Etc.



# การทดสอบการทำงาน

---

- แบ่งเป็น 2 สถานการณ์
  - **Idle** ไม่มี task อื่น ทำงาน ณ ขณะนั้น
  - **Load** มี task ที่ทำการคำนวณอีก 100 tasks
- ใช้ 32-bit counter 2 ของ TMU ใน SH7727
  - **0.1334  $\mu$ sec** (ทดสอบด้วยฟังก์ชัน WaitUsec)
- ทดสอบในแง่ของ
  - ความถูกต้องของช่วงเวลา
  - ความเร็วในการตอบสนอง



## ผลการทดสอบ #0

---

- การสอบเทียบ counter ด้วย WaitUsec (กรณี 100,000  $\mu$ sec)
  - ค่าเฉลี่ยของ counter 749,515.8
  - ค่าเบี่ยงเบนมาตรฐาน 0.6
  - ค่า max ของ counter 749,520
  - ค่า min ของ counter 749,515
  - คาบเวลา 0.133419  $\mu$ sec



# ผลการทดสอบ #1

---

- การใช้ tk\_dly\_tsk( ) หน่วงเวลา 1 หน่วย
- กรณี idle
  - ค่าเฉลี่ย/ค่าเบี่ยงเบน  
16006.61  $\mu$ sec / 1.18  $\mu$ sec
  - ค่า max / ค่า min  
16008.53  $\mu$ sec / 15997.19  $\mu$ sec
- กรณี load
  - ค่าเฉลี่ย/ค่าเบี่ยงเบน  
16006.52  $\mu$ sec / 3.97  $\mu$ sec
  - ค่า max / ค่า min  
16017.47  $\mu$ sec / 15995.19  $\mu$ sec



## ผลการทดสอบ #2

---

- การใช้ `tk_cre_alm( )` เพื่อตั้งเวลา 1 หน่วย
- กรณี idle
  - ค่าเฉลี่ย/ค่าเบี่ยงเบน  
15996.68  $\mu\text{sec}$  / 1.39  $\mu\text{sec}$
  - ค่า max / ค่า min  
15998.79  $\mu\text{sec}$  / 15987.85  $\mu\text{sec}$
- กรณี load
  - ค่าเฉลี่ย/ค่าเบี่ยงเบน  
15991.97  $\mu\text{sec}$  / 3.49  $\mu\text{sec}$
  - ค่า max / ค่า min  
16001.19  $\mu\text{sec}$  / 15985.59  $\mu\text{sec}$



## ผลการทดสอบ #3

---

- การใช้ `tk_cre_cyc( )` เพื่อสร้างฐานเวลา 1 หน่วย
- กรณี idle
  - ค่าเฉลี่ย/ค่าเบี่ยงเบน  
7992.78  $\mu\text{sec}$  / 1.67  $\mu\text{sec}$
  - ค่า max / ค่า min  
7999.33  $\mu\text{sec}$  / 7984.39  $\mu\text{sec}$
- กรณี load
  - ค่าเฉลี่ย/ค่าเบี่ยงเบน  
7973.67  $\mu\text{sec}$  / 4.14  $\mu\text{sec}$
  - ค่า max / ค่า min  
7989.59  $\mu\text{sec}$  / 7958.51  $\mu\text{sec}$



## ผลการทดสอบ #4

---

- การกลับเข้าสู่สถานะ RUN จาก tk\_wup\_tsk( )
- กรณี idle
  - ค่าเฉลี่ย/ค่าเบี่ยงเบน  
9.39  $\mu$ sec / 0.80  $\mu$ sec
  - ค่า max / ค่า min  
14.00  $\mu$ sec / 9.07  $\mu$ sec
- กรณี load
  - ค่าเฉลี่ย/ค่าเบี่ยงเบน  
12.44  $\mu$ sec / 1.13  $\mu$ sec
  - ค่า max / ค่า min  
14.94  $\mu$ sec / 10.67  $\mu$ sec





## ผลการทดสอบ #5

---

- การตอบสนองต่อการได้รับข้อมูล tk\_rcv\_mbf( )
- กรณี idle
  - ค่าเฉลี่ย/ค่าเบี่ยงเบน  
11.09  $\mu\text{sec}$  / 0.89  $\mu\text{sec}$
  - ค่า max / ค่า min  
14.40  $\mu\text{sec}$  / 10.53  $\mu\text{sec}$
- กรณี load
  - ค่าเฉลี่ย/ค่าเบี่ยงเบน  
14.57  $\mu\text{sec}$  / 1.28  $\mu\text{sec}$
  - ค่า max / ค่า min  
18.01  $\mu\text{sec}$  / 12.67  $\mu\text{sec}$



## ประสิทธิภาพแบบเวลาจริง

	เวลาเฉลี่ย	ค่าเบี่ยงเบน
tk_dly_tsk( )	16006.61 / 16006.52	1.18 / 3.97
tk_cre_alm( )	15996.68 / 15991.97	1.39 / 3.49
tk_cre_cyc( )	7992.78 / 7973.67	1.67 / 4.14
tk_wup_tsk( )	9.39 / 12.44	0.80 / 1.13
tk_rcv_mbf( )	11.09 / 14.57	0.89 / 1.28



# Context Switching ของ RTOS อื่น

	เวลาเฉลี่ย	ค่าเบี่ยงเบน	ค่า max
RT Linux	8.7 / 11.2	0.5 / 4.5	33.1 / 193.9
RTEMS	2.3 / 10.4	3.7 / 2.0	16.4 / 51.3
VxWorks	3.1 / 9.5	0.3 / 3.2	19.0 / 38.8



## สรุป

---

- ประสิทธิภาพแบบเวลาจริงของ T-Kernel เป็นที่น่าพอใจ โดยอยู่ในระดับของ  $\mu\text{sec}$
- ความน่าเชื่อถือในแง่ของช่วงเวลา มีค่าน้อยกว่า  $10 \mu\text{sec}$
- ความเร็วในการตอบสนองในกรณีช้าสุด มีค่าน้อยกว่า  $20 \mu\text{sec}$
- การอยู่ภายใต้ภาระโหลดไม่ทำให้ค่าประสิทธิภาพแบบเวลาจริงแย่งลงมากนัก