

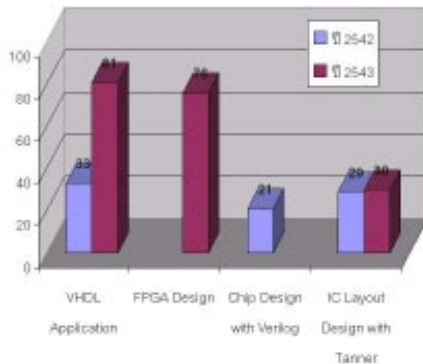


● หลักสูตรฝึกอบรมด้านการออกแบบวงจรรวม

- VHDL Application Workshop
- Chip Design with Verilog
- IC Layout Design
- Chip Synthesis Workshop
- FPGA Design Workshop



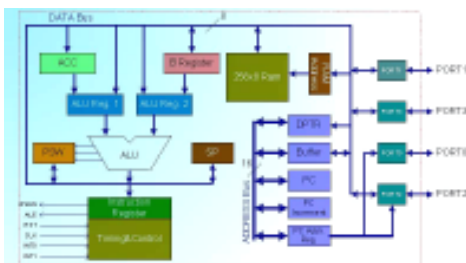
▲ กิจกรรมการฝึกอบรมด้านการออกแบบวงจรรวม



▲ ผลการจัดฝึกอบรมด้านการออกแบบวงจรรวมปี 2542

● ชิป MEL 8051 High Speed Microcontroller

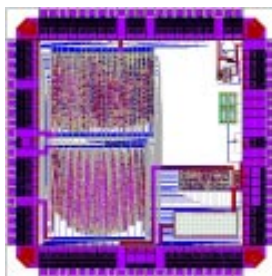
ตัวอย่างผลิตภัณฑ์และต้นแบบ



▲ โครงสร้างสถาปัตยกรรมของไมโครคอนโทรลเลอร์ MEL 805X

### รายละเอียด

- ทำงานร่วมกับ MSC51
- ใช้ 4 สัญญาณนาฬิกาต่อคำสั่ง
- หน่วยความจำ 256 ไบต์
- พอร์ตขนาด 8 บิต จำนวน 2 พอร์ต



▲ แสดงผังวงจรรวมชิปไมโครคอนโทรลเลอร์ MEL805X



◀ ต้นแบบชิปไมโครคอนโทรลเลอร์ MEL805X

- การพัฒนาเทคโนโลยี GPS เพื่อพัฒนาด้านแบบ GPS



▲ แสดงแผงวงจรต้นแบบของระบบจีพีเอส

### ประโยชน์ที่ได้รับ

- เป็นการกระตุ้นภาคเอกชนให้เกิดความสนใจในอุตสาหกรรมการออกแบบวงจรรวม ซึ่งเป็นอุตสาหกรรมใหม่ที่มีมูลค่าเพิ่มสูง รวมไปถึงการสร้างนักออกแบบวงจรรุ่นใหม่ๆ
- เป็นการส่งเสริมให้นักศึกษาและวิศวกรในประเทศสนใจการออกแบบวงจรรวมให้มากขึ้น
- ทดแทนการนำเข้าและส่งออกไปยังต่างประเทศ

### ดำเนินงานโดย:

งานวิจัยการออกแบบวงจรรวม โครงการศูนย์วิจัยและออกแบบวงจรรวม สอบถามข้อมูลทางเทคนิคเพิ่มเติมได้ที่หน้า 247

### รหัสผลงาน:

BE201-43

### ติดต่อสอบถามได้ที่:

ฝ่ายพัฒนาธุรกิจและอุตสาหกรรม ศูนย์เทคโนโลยีอิเล็กทรอนิกส์และคอมพิวเตอร์แห่งชาติ

โทร. (662) 644-8150..99 ต่อ 610, 656..9

โทรสาร (662) 644-8122, 644-8137..8