

ศูนย์พัฒนาธุรกิจออกแบบวงจรรวม (Thailand **IC Design** Incubator)

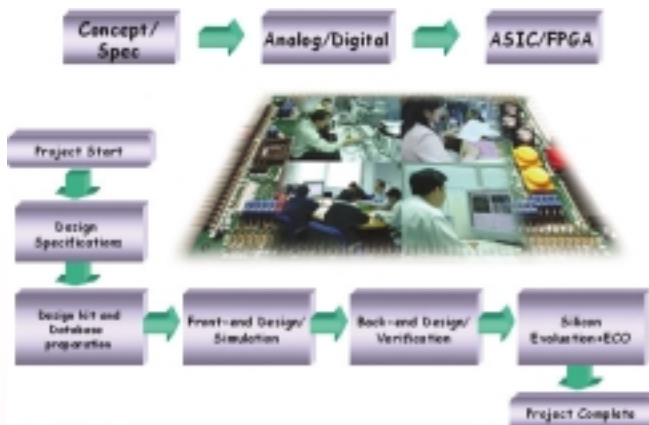


TIDI เป็นโครงการทางด้านการออกแบบวงจรรวมที่อยู่ภายใต้ศูนย์เทคโนโลยีอิเล็กทรอนิกส์และคอมพิวเตอร์แห่งชาติ โดยมีวัตถุประสงค์เพื่อส่งเสริมอุตสาหกรรมการออกแบบวงจรรวมในประเทศไทย อันเป็นอุตสาหกรรมที่จะเพิ่มมูลค่าให้ผลิตภัณฑ์อิเล็กทรอนิกส์และคอมพิวเตอร์ของไทยในตลาดโลก ทางศูนย์ฯ มีบริการออกแบบวงจรรวมเป็นหลักให้กับลูกค้าทั้งในและต่างประเทศ นอกจากนี้ยังมีกิจกรรมอื่นๆ อาทิเช่น

- IP Core Development เป็นการพัฒนางาน core ทรัพย์สินทางปัญญาที่สามารถขายลิขสิทธิ์ให้ผู้สนใจนำไปพัฒนาต่อได้
- Training Services เป็นการให้บริการในการจัดฝึกอบรมเชิงปฏิบัติการในหลักสูตรต่างๆ ที่เกี่ยวข้องกับงานทางด้านออกแบบวงจรรวม
เช่น IC Layout Certification Program, VHDL Application workshop, Chip design with Verilog, FPGA Design workshop เป็นต้น
- EDA Tooling Services หรือบริการเช่าใช้ซอฟต์แวร์สำหรับงานทางด้านออกแบบวงจรรวม

IC DESIGN SERVICES

ศูนย์พัฒนาธุรกิจออกแบบวงจรรวมให้บริการออกแบบวงจรรวมทั้งภาคแอนะล็อกและดิจิทัล บน EDA Tools ที่ใช้สนับสนุนงานออกแบบวงจรรวมทางด้าน Front-end และ Back-end นอกจากนี้เราสามารถจัดทำ ASIC chip โดยมีโรงงานผลิตชิปที่รองรับ อาทิเช่น TSMC, Charter, หรือ AMS เป็นต้น



ทีมงานนักออกแบบวงจรรวมของเรานั้นมีประสบการณ์ทางด้าน Mixed-signal ASICs, High-speed/Low-power analog designs, และ ASIC/FPGA-based digital systems โดยประสบการณ์ที่ผ่านมาจะเป็นการออกแบบวงจรรวมทางด้าน Multimedia และ Telecommunication systems ซึ่งสามารถนำมาประยุกต์ใช้งานในด้านต่างๆ

Telecommunication devices

- ◆ Transceivers
- ◆ APPL/DPLL
- ◆ T1/E1
- ◆ TDMA

Multimedia and general purpose devices

- ◆ MCU
- ◆ DSP
- ◆ FPGA-based systems
- ◆ Encryption engines

SUPPORTING SERVICES

EDA Tooling Services

ศูนย์ฯ มีบริการเช่าใช้ซอฟต์แวร์ช่วยออกแบบวงจรรวมหรือ Electronic Design Automation (EDA) Tool Service ในราคาที่เหมาะสม สำหรับเอกชนที่ต้องการจะพัฒนาผลิตภัณฑ์ของตนเอง เพราะเนื่องจากซอฟต์แวร์ดังกล่าวมีราคาสูงมาก จนทำให้อุตสาหกรรมขนาดกลางและขนาดย่อม (SME) ไม่สามารถจัดหาเป็นเจ้าของได้ ก่อให้เกิดอุปสรรคต่อการวิจัยและพัฒนาผลิตภัณฑ์ บริการดังกล่าวจะเพิ่มขีดความสามารถในการแข่งขันของอุตสาหกรรมอิเล็กทรอนิกส์ไทยในตลาดโลก

IC Layout Certification Training

หลักสูตรนี้จัดขึ้นสำหรับพัฒนานักออกแบบวงจรรวมมาตรฐานสากล เพื่อตอบสนองธุรกิจออกแบบวงจรรวมและอุตสาหกรรมไมโครอิเล็กทรอนิกส์ หลักสูตรนี้มีระยะเรียนทั้งสิ้น 4 เดือน โดยเนื้อหาจะปูพื้นฐานภาคทฤษฎีที่เกี่ยวข้องกับการออกแบบเลเอาท์ทรานซิสเตอร์เพื่อให้เข้าใจการสร้างเลเอาท์ของวงจรทางด้านแอนะล็อกและดิจิทัล โดยในภาคปฏิบัติจะเริ่มปูพื้นฐานการตั้งค่าการใช้ระบบยูนิกซ์เบื้องต้นตลอดจนถึงการออกแบบเลเอาท์วงจรบน Cadence Tools

TIDI Training Series

ศูนย์ฯ จะมีการจัดฝึกอบรมเชิงปฏิบัติการในหลักสูตรระยะสั้นๆ โดยเนื้อหาจะเป็นพื้นฐานการออกแบบวงจรทางด้านดิจิทัล อาทิเช่น VHDL Application workshop, Chip Design with Verilog, FPGA Design workshop ซึ่งเนื้อหาจะครอบคลุมทั้ง Xilinx และ Altera เป็นต้น

สอบถามรายละเอียดเพิ่มเติมได้ที่

Tel: +66 2582 2560 - 2

Our website: <http://www.tidi.nectec.or.th>

Email: tidi@nectec.or.th